



Casa abierta al tiempo
UNIVERSIDAD AUTONOMA METROPOLITANA

PROGRAMA DE ESTUDIOS

UNIDAD AZCAPOTZALCO		DIVISION CIENCIAS BASICAS E INGENIERIA		1/ 2	
NOMBRE DEL PLAN MAESTRIA EN CIENCIAS DE LA COMPUTACION					
CLAVE	UNIDAD DE ENSEÑANZA-APRENDIZAJE		CREDITOS	12	
1128011	ARQUITECTURA DE COMPUTADORAS		TIPO	OBL.	
H. TEOR. 4.5			TRIM.	II	
H. PRAC. 3.0	SERIACION AUTORIZACION		NIVEL	MAESTRIA	

OBJETIVO(S) :

Objetivo General:

Al final de la UEA el alumno será capaz de:

1. Analizar las características de las computadoras desde el punto de vista de su arquitectura y organización, así como sus filosofías de diseño.
2. Comprender los principales modelos de computadoras paralelas, sus fundamentos de diseño y principales aplicaciones.

CONTENIDO SINTETICO:

1. Introducción.
2. Organización de computadoras.
3. Aritmética de la computadora.
4. Unidad Central de Procesamiento.
5. Unidad de Control.
6. Organización Paralela.

MODALIDADES DE CONDUCCION DEL PROCESO ENSEÑANZA-APRENDIZAJE:

Clase teórica con apoyo de medios audiovisuales y computacionales.



UNIVERSIDAD AUTONOMA METROPOLITANA

ADECUACION
PRESENTADA AL COLEGIO ACADEMICO
EN SU SESION NUM. 398

[Handwritten Signature]
EL SECRETARIO DEL COLEGIO

NOMBRE DEL PLAN MAESTRIA EN CIENCIAS DE LA COMPUTACION		2/ 2
CLAVE 1128011	ARQUITECTURA DE COMPUTADORAS	

MODALIDADES DE EVALUACION:

Evaluación Global:

Evaluaciones periódicas: por lo menos dos, consistentes en preguntas conceptuadas, resolución escrita de problemas, simulaciones por computadoras, trabajos monográficos con reporte y tareas extraclase (80%).

Evaluación terminal: consistente en preguntas conceptuales y problemas escritos (20%). La evaluación terminal podrá exentarse (a juicio del profesor) en consideración a un alto promedio de las evaluaciones periódicas.

BIBLIOGRAFIA NECESARIA O RECOMENDABLE:

1. J. L. Hennessy, D. A. Patterson, "Computer Architecture: A Quantitative Approach", 5th edition, Morgan Kaufmann Publishers Inc., 2011.
2. R. Kain, "Advanced Computer Architecture, a System Design Approach", Prentice Hall International, 1995.
3. M. J. Murdocca, "Principios de Arquitectura de Computadoras", Prentice Hall, 2002.
4. W. Stallings, "Organización y Arquitectura de Computadoras", 7a. Edición Prentice Hall, 2006.



UNIVERSIDAD AUTONOMA METROPOLITANA

ADECUACION
PRESENTADA AL COLEGIO ACADEMICO
EN SU SESION NUM. 398

[Handwritten Signature]
EL SECRETARIO DEL COLEGIO