



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

PROGRAMA DE ESTUDIOS

UNIDAD	AZCAPOTZALCO	DIVISION	CIENCIAS BASICAS E INGENIERIA	1 / 2
NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA MECANICA				
CLAVE	UNIDAD DE ENSEÑANZA-APRENDIZAJE		CRED.	9
1123052	FUNDAMENTOS DE ELECTRICIDAD Y ELECTRONICA DE MANUFACTURA		TIPO	OPT.
H.TEOR. 4.5	SERIACION			
H.PRAÇ. 0.0	1111083 Y 1111093			

**OBJETIVO(S) :**

General:

Al final de la UEA el alumno será capaz de:

- Identificar los conceptos básicos de los Sistemas Digitales y Redes de Comunicación, así como diseñar sistemas electrónicos básicos con microcontroladores y circuitos convinatorios.

**CONTENIDO SINTETICO:**

1. Ley de Ohm.
2. Potencia.
3. Metodos Generales de Análisis.
4. Circuitos trifásicos.
5. Configuraciones básicas con OPAMS.
6. Bloques en la construcción de sistemas analógicos.

**MODALIDADES DE CONDUCCION DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:**

Clase expositiva y demostrativa con apoyo de medios audiovisuales y computacionales.

Como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje será requisito que los alumnos con apoyo del profesor, participen en la revisión y análisis de al menos un texto técnico, científico o de difusión escrito en idioma inglés y que contribuya a alcanzar los objetivos del programa de estudios.



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO  
EN SU SESION NUM. 355

EL SECRETARIO DEL COLEGIO

NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA MECANICA		2/ 2
CLAVE 1123052	FUNDAMENTOS DE ELECTRICIDAD Y ELECTRONICA DE MANUFACTURA	

Se procurará que como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje los alumnos participen en la presentación oral de sus trabajos, tareas u otras actividades académicas desarrolladas durante el curso.

**MODALIDADES DE EVALUACION:**

**Evaluación Global:**

Por lo menos dos evaluaciones periódicas (60%), consistentes en preguntas conceptuales, resolución escrita de problemas, simulaciones por computadoras y tareas extra-clase.

Evaluación Terminal (40%), consistente en preguntas conceptuales y problemas escritos. Esta evaluación podrá exentarse (a juicio del profesor) en consideración a un alto promedio en las evaluaciones periódicas.

**Evaluación de Recuperación:**

Si hay, consistente en preguntas conceptuales y problemas escritos (100%).

No requiere de inscripción previa.

**BIBLIOGRAFIA NECESARIA O RECOMENDABLE:**

1. Boylestad R., "Introducción al Análisis de Circuitos", Pearson-Prentice Hall, 10ma ed., México, 2004.
2. Boylestad R., Nashelsky L., "Teoría de Circuitos y Dispositivos Electrónicos", Pearson-Prentice Hall, 8va ed., México, 2003.

Revistas de divulgación, técnicas o científicas en inglés, relacionadas con el contenido de la UEA.



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO  
EN SU SESION NUM. 355

EL SECRETARIO DEL COLEGIO