



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

PROGRAMA DE ESTUDIOS

UNIDAD	AZCAPOTZALCO	DIVISION	CIENCIAS BASICAS E INGENIERIA	1 / 2
NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA INDUSTRIAL				
CLAVE	UNIDAD DE ENSEÑANZA-APRENDIZAJE		CRED.	3
1123053	LABORATORIO DE SISTEMAS ELECTRONICOS DE INGENIERIA INDUSTRIAL		TIPO	OBL.
H. TEOR. 0.0	SERIACION			
H. PRAC. 3.0	C1123052			

**OBJETIVO(S) :**

General:

Al final de la UEA el alumno será capaz de:

- Identificar las características y la operación de los equipos electrónicos más comunes en ingeniería industrial.

**CONTENIDO SINTETICO:**

1. Desarrollo de prácticas relativas a fundamentos de electricidad y electrónica de manufactura.
2. Desarrollo de prácticas relativas a sistemas digitales y redes de comunicación.
3. Desarrollo de prácticas relativas a tecnologías de la información industrial.

**MODALIDADES DE CONDUCCION DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:**

1. Clase expositiva y demostrativa de los diferentes equipos e instrumentos más comunes empleados en ingeniería industrial.
2. Desarrollo de prácticas de laboratorio.

Como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje será requisito que los alumnos con apoyo del profesor, participen en la revisión y análisis de al menos un texto técnico, científico o de difusión escrito en idioma inglés y que contribuya a alcanzar los objetivos del programa de estudios.



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO  
EN SU SESION NUM. 360

EL SECRETARIO DEL COLEGIO

CLAVE 1123053

LABORATORIO DE SISTEMAS ELECTRONICOS DE INGENIERIA INDUSTRIAL

Se procurará que como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje los alumnos participen en la presentación oral de sus trabajos, tareas u otras actividades académicas desarrolladas durante el curso.

**MODALIDADES DE EVALUACION:**

Evaluación Global:

Evaluación por medio de reportes de las prácticas (70%).

Realización de una investigación previa a la práctica (10%).

Evaluación Terminal (20%), consistente en preguntas relativas al equipo electrónico que se estuvo empleando.

Evaluación de Recuperación:

No hay.

**BIBLIOGRAFIA NECESARIA O RECOMENDABLE:**

1. Boylestad R., "Introducción al Análisis de Circuitos", Pearson-Prentice Hall, 10ma ed., México, 2004.
2. Boylestad R., Nashelsky L., "Teoría de Circuitos y Dispositivos Electrónicos", Pearson-Prentice Hall, 8va ed., México, 2003.
3. Mano M. M., "Lógica Digital y Diseño de Computadores", Prentice Hall, México, 1982.
4. Torres M., "Microprocesadores y microcontroladores aplicados a la industria", Paraninfo, España, 1994.
5. Stallings W. "Comunicaciones y Redes de Computadores", Pearson Prentice-Hall, México, 2004.
6. Balcells J., Romeral J.L., "Autómatas Programables", Alfa Omega, México, 1998.
7. Maloney T.J., "Electrónica Industrial Moderna", 3ra ed., Prentice Hall, México, 1997.

Revistas de divulgación, técnicas o científicas en inglés, relacionadas con el contenido de la UEA.



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADÉMICO  
EN SU SESION NUM. 3001

EL SECRETARIO DEL COLEGIO