



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

PROGRAMA DE ESTUDIOS

UNIDAD	AZCAPOTZALCO	DIVISION	CIENCIAS BASICAS E INGENIERIA	1 / 2
NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA ELECTRICA				
CLAVE	UNIDAD DE ENSEÑANZA-APRENDIZAJE		CRED.	9
1124003	CIRCUITOS ELECTRICOS II		TIPO	OBL.
H.TEOR. 4.5	SERIACION			
H.PRAC. 0.0	1124001 Y 1112015			

OBJETIVO(S):

General:

Al final de la UEA el alumno será capaz de:

Analizar y caracterizar circuitos eléctricos de 1er. y 2do. orden en el dominio del tiempo y la frecuencia, para aplicar esto en casos concretos.

CONTENIDO SINTETICO:

1. Análisis de redes en el dominio del tiempo.
2. Uso de la transformada de Laplace para resolver circuitos eléctricos.
3. Aplicación de la frecuencia compleja para resolver circuitos eléctricos.
4. Aplicación de la Respuesta en frecuencia.
5. Aplicación del comportamiento de las Redes de dos puertos.

MODALIDADES DE CONDUCCION DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:

Clase expositiva-demostrativa a través de ejercicios y ejemplos usando alternativamente medios audiovisuales y computacionales. Alternativamente modalidad SAI.

Como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje será requisito que los alumnos con apoyo del profesor, participen en la revisión y análisis de al menos un texto técnico, científico o de difusión escrito en idioma inglés y que contribuya a alcanzar los objetivos del programa de estudios.

Se procurará que como parte de las modalidades de conducción del proceso de



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 357

EL SECRETARIO DEL COLEGIO

NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA ELECTRICA

2/ 2

CLAVE 1124003

CIRCUITOS ELECTRICOS II

enseñanza-aprendizaje los alumnos participen en la presentación oral de sus trabajos, tareas u otras actividades académicas desarrolladas durante el curso.

MODALIDADES DE EVALUACION:

Evaluación Global:

Realizar por lo menos tres evaluaciones periódicas (80%), consistentes en preguntas conceptuales, resolución de problemas, simulaciones por computadora y tareas extra-clase.

Evaluación terminal (20%), consistente en preguntas conceptuales y problemas escritos.

Evaluación de Recuperación:

Si hay, y consiste en preguntas conceptuales y problemas escritos (100%).

No requiere inscripción previa.

BIBLIOGRAFIA NECESARIA O RECOMENDABLE:

1. Irwin J. D., "Análisis Básico de Circuitos en Ingeniería", Prentice Hall, 5ta ed., 1997.
2. Boylestad R. L., "Introducción al Análisis de Circuitos", Pearson-Educación, 10ma ed., 2004.
3. Johnson D. E., "Análisis Básico de Circuitos Eléctricos", Prentice Hall, 5ta ed., 1996.
4. Nilsson J. W., Riedel S. A., "Circuitos Eléctricos", Pearson, 6ta ed., México, 2003.
5. O'malley, "Análisis de Circuitos Básicos", Mac Graw Hill, 1986.
6. Hayt W. H. Jr., Kemmerly J. E., Durbin S. M., "Análisis de Circuitos en Ingeniería", Mac Graw Hill, 8va ed., México 2012.
7. Dorf R. C., Svoboda J. A., "Circuitos Eléctricos", Alfaomega, 8va ed., México, 2011.
8. Edminister J. A., "Circuitos Eléctricos", Mac Graw Hill, 9na ed., 1997.

Revistas de divulgación, técnicas o científicas en inglés, relacionadas con el contenido de la UEA.



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 358

EL SECRETARIO DEL COLEGIO