



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

PROGRAMA DE ESTUDIOS

UNIDAD	AZCAPOTZALCO	DIVISION	CIENCIAS BASICAS E INGENIERIA	1 / 2
NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA ELECTRONICA				
CLAVE	UNIDAD DE ENSEÑANZA-APRENDIZAJE		CRED.	6
1123057	DISEÑO ELECTRONICO ASISTIDO POR COMPUTADORA		TIPO	OPT.
H. TEOR. 1.5	SERIACION			
H. PRAC. 3.0	1123040			

**OBJETIVO (S) :**

Objetivo General:

Al final de la UEA el alumno será capaz de:

Simular, diseñar y fabricar prototipos de circuitos electrónicos con ayuda de herramientas computacionales.

**CONTENIDO SINTETICO:**

1. Simulación de circuitos electrónicos con herramientas computacionales.
2. Diseño de circuitos impresos con herramientas computacionales.
3. Fabricación de prototipos de circuitos impresos.

**MODALIDADES DE CONDUCCION DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:**

Clase expositiva y demostrativa con apoyo de medios audiovisuales y computacionales. Trabajos prácticos desarrollados por los alumnos.

Como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje será requisito que los alumnos con apoyo del profesor, participen en la revisión y análisis de al menos un texto técnico, científico o de difusión escrito en idioma inglés y que contribuya a alcanzar los objetivos del programa de estudios.

Se procurará que como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje los alumnos participen en la presentación oral de sus trabajos, tareas u otras actividades académicas desarrolladas durante el curso.



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO  
EN SU SESION NUM. 355

EL SECRETARIO DEL COLEGIO

NOMBRE DEL PLAN	LICENCIATURA EN INGENIERIA ELECTRONICA	2 / 2
CLAVE 1123057	DISEÑO ELECTRONICO ASISTIDO POR COMPUTADORA	

**MODALIDADES DE EVALUACION:**

Evaluación Global:

Evaluaciones periódicas: mínimo dos (80%), mediante preguntas conceptuales, simulaciones por computadora, implementación de circuitos y tareas extra-clase.

Evaluación terminal: (20%), mediante preguntas conceptuales y/o proyecto final.

Evaluación de Recuperación:

No admite evaluación de recuperación.

**BIBLIOGRAFIA NECESARIA O RECOMENDABLE:**

1. Báez L. D., "Análisis de Circuitos con PSpice", ALFAOMEGA, 2008, ISBN 978-970-15-1395-8.
2. (25 Enero 2010). "LTSpice User's Guide [Online]", Disponible en: <http://ltspice.linear.com/software/scad3.pdf>.
3. (25 Enero 2010). "LTSpice Getting Starter Guide [Online]", Disponible en: <http://ltspice.linear.com/software/LTspiceGettingStartedGuide.pdf>.
4. (25 Enero 2010). "KiCAD for EDA [Online]". Disponible en: <http://kicad.sourceforge.net>
5. Pérez J., Hilario A., "Simulación y Electrónica Analógica: prácticas y problemas", Alfa Omega.
6. Ogayar F. B., López V. A., "Teoría de Circuitos con OrCAD Pspice: 20 prácticas de laboratorio" Alfa Omega.
7. Torres M., Torres M. A. "Diseño e Ingeniería Electrónica Asistida con PROTEL DXP", Alfa Omega, 1ra ed., México, 2005.

Revistas de divulgación, técnicas o científicas en inglés, relacionadas con el contenido de la UEA.



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO  
EN SU SESION NUM. 355

EL SECRETARIO DEL COLEGIO

*Handwritten signature and scribbles over the stamp area.*