



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

PROGRAMA DE ESTUDIOS

UNIDAD	AZCAPOTZALCO	DIVISION	CIENCIAS BASICAS E INGENIERIA	1 / 2
NOMBRE DEL PLAN LICENCIATURA EN INGENIERIA ELECTRONICA				
CLAVE	UNIDAD DE ENSEÑANZA-APRENDIZAJE		CRED.	9
1121025	ARQUITECTURA DE COMPUTADORAS		TIPO	OPT.
H.TEOR.	4.5	SERIACION		
H.PRAC.	0.0	1121060		

OBJETIVO(S):

Generales:

Al final de la UEA el alumno será capaz de:

- Analizar las características de las computadoras desde el punto de vista de su arquitectura y organización.
- Describir las filosofías y tendencias actuales en el diseño arquitectónico de las computadoras.
- Aplicar los fundamentos de diseño de las computadoras paralelas.

CONTENIDO SINTETICO:

1. Introducción a la arquitectura de computadoras.
2. Microarquitectura.
3. Memoria.
4. Entrada/Salida.
5. Lenguajes de máquina.
6. Procesadores de alto rendimiento.
7. Arquitecturas paralelas.

MODALIDADES DE CONDUCCION DEL PROCESO DE ENSEÑANZA-APRENDIZAJE:

El profesor implementará estrategias pedagógicas que fortalezcan el aprendizaje significativo, como el trabajo cooperativo, entre otras. Utilizará los recursos convenientes como material audiovisual y computacional, pizarrón, internet. Alternativamente modalidad SAI.

Como parte de las modalidades de conducción del proceso de



Casa abierta al tiempo

UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADÉMICO
EN SU SESION NUM. 355

EL SECRETARIO DEL COLEGIO

CLAVE 1121025

ARQUITECTURA DE COMPUTADORAS

enseñanza-aprendizaje será requisito que los alumnos con apoyo del profesor, participen en la revisión y análisis de al menos un texto técnico, científico o de difusión escrito en idioma inglés y que contribuya a alcanzar los objetivos del programa de estudios.

Se procurará que como parte de las modalidades de conducción del proceso de enseñanza-aprendizaje los alumnos participen en la presentación oral de sus trabajos, tareas u otras actividades académicas desarrolladas durante el curso.

MODALIDADES DE EVALUACION:**Evaluación Global:**

Evaluaciones periódicas mínimo dos (80%), consistentes en preguntas conceptuadas, resolución escrita de problemas, simulaciones por computadora, trabajos monográficos con reporte y tareas extraclase.

Evaluación terminal (20%), consistente en preguntas conceptuales y problemas escritos.

Evaluación de Recuperación:

Si hay, consistente en preguntas conceptuadas y problemas escritos (100%).

No requiere inscripción previa.

BIBLIOGRAFIA NECESARIA O RECOMENDABLE:

1. Murdocca M. J., "Principles of Computer Architecture", Prentice Hall, 2000.
2. Patterson D. A., Hennessy J. L., "Computer Organization and Design: The Hardware/Software Interface", Morgan Kaufmann Publishers, 3ra ed., 2005.
3. Tanenbaum A. S., "Organización de Computadoras: un Enfoque Estructurado", Pearson Education, 3ra ed., 1999.
4. Stallings W., "Organización y Arquitectura de Computadores: Diseño para Optimizar Prestaciones", Prentice Hall, 4ta ed., 1997.

Revistas de divulgación, técnicas o científicas en inglés, relacionadas con el contenido de la UEA.



UNIVERSIDAD AUTONOMA METROPOLITANA

APROBADO POR EL COLEGIO ACADEMICO
EN SU SESION NUM. 358

EL SECRETARIO DEL COLEGIO